

**ANEXO III**

2019/CP/185

**MODELO DE CONVOCATORIA DE CONTRATACIÓN**
**AXUDA**

Referencia: TRA2017-86488-R			
Título: Técnicas de Co-simulación en Tiempo Real para Bancos de Ensayo en Automoción			
CENTRO: Escuela Politécnica Superior			
OBJECTO DO CONTRATO: Implementación de modelos co-simulados en sistemas heterogéneos que incluyan sistemas empotrados.			
Colaborador/a nas tarefas do (proxecto/convenio) de investigación que se indica.			
LUGAR E HORARIO: Laboratorio de Ingeniería Mecánica, lunes a viernes de 9.00 a 14.00 y de 16.00 a 18.30			
GRUPO DE COTIZACIÓN NO RÉXIME XERAL DA SEGURIDADE SOCIAL: Grupo I			
CATEGORÍA PROFESIONAL *(ACORDO DO 17 DE NOVEMBRO DE 2014 SOBRE O PERSOAL CONTRATADO CON CARGO AO CAPÍTULO VI DOS ORZAMENTOS DA UDC)			
Investigador asociado <input type="checkbox"/>		Investigador en formación <input type="checkbox"/>	
Técnico de apoio á investigación <input checked="" type="checkbox"/>		Axudante de apoio á investigación <input type="checkbox"/>	
Técnico administrativo <input type="checkbox"/>		Axudante administrativo <input type="checkbox"/>	
XORNADA	Tempo Completo: <input checked="" type="checkbox"/>	Tempo Parcial: <input type="checkbox"/>	
DURACIÓN	6 meses	DATA APROX. DE INICIO	01/01/2020
RETRIBUCIÓNS BRUTAS : 1.706,25 EUR			
PARTIDA ORZAMENTARIA: 7300.210609. 541A. 6490200			

\* O pagamento da retribución realizarase en 12 mensualidades (inclúese en cada mensualidade a parte proporcional de paga extraordinaria correspondente)

**REQUISITOS**

TITULACIÓN: Ingeniero Industrial
EXPERIENCIA: Ver memoria adjunta.
OUTROS REQUISITOS: Ver memoria adjunta.
Los requisitos exigidos deben haberse cumplido y acreditado cuando termine el plazo de presentación de instancias para participar en la convocatoria.

**LUGAR DE PRESENTACIÓN DE SOLICITUDES E DOCUMENTACIÓN**

LUGAR: Laboratorio de Ingeniería Mecánica - Edificio de Talleres Tecnológicos - Campus de Ferrol
PRAZO: 10 días desde a publicación no taboleiro de anuncios da sede electrónica da UDC

**CRITERIOS E ÓRGANO DE SELECCIÓN**

CRITERIOS: Ver memoria adjunta.
ORGANO: Investigador Principal del Proyecto

**A Coruña/Ferrol, 1 de octubre de 2019**
**O/A INVESTIGADOR/A PRINCIPAL**
**Documentación que debe presentar o solicitante:**

1. Fotocopia D.N.I.
2. Fotocopia da titulación académica.
3. Curriculum vitae.

\*Acordo sobre clasificación profesional, condicións de traballo e marco de referencia da representatividade laboral do persoal contratado con cargo a proxectos e convenios de I+D+i financiados a través do capítulo VI dos orzamentos da UDC. Asinado o 17/11/2014 entre a UDC e os sindicatos CCOO e CIG

Código Seguro De Verificación	wrrmJKSk66/vcd0ubsdlPA==	Estado	Fecha y hora
Firmado Por	Miguel Ángel Naya Villaverde	Firmado	03/10/2019 18:00:33
Observaciones		Página	1/3
Url De Verificación	<a href="https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==">https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==</a>		



Asdo.: Miguel Ángel Naya Villaverde

**Documentación que debe presentar o solicitante:**

1. Fotocopia D.N.I.
2. Fotocopia da titulación académica.
3. Curriculum vitae.

*\*Acordo sobre clasificación profesional, condicións de traballo e marco de referencia da representatividade laboral do persoal contratado con cargo a proxectos e convenios de I+D+I financiados a través do capítulo VI dos orzamentos da UDC. Asinado o 17/11/2014 entre a UDC e os sindicatos CCOO e CIG*

<b>Código Seguro De Verificación</b>	wrrmJKSk66/vcd0ubsdlPA==	<b>Estado</b>	<b>Fecha y hora</b>
<b>Firmado Por</b>	Miguel Ángel Naya Villaverde	Firmado	03/10/2019 18:00:33
<b>Observaciones</b>		<b>Página</b>	2/3
<b>Url De Verificación</b>	<a href="https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==">https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==</a>		



## MEMORIA

### 1) *Tareas a realizar*

El candidato seleccionado en esta convocatoria se dedicará a la implementación de modelos co-simulados en sistemas heterogéneos que incluyan sistemas empotrados, especialmente en FPGAs.

### 2) *Justificación de la duración del contrato*

Por el momento se han desarrollado en el proyecto varios ejemplos de sistemas co-simulados: un oscilador lineal, un modelo mecánico con un sistema hidráulico y un modelo mecánico con un motor eléctrico. Se pretende ahora estudiar la influencia en la co-simulación de realizar la simulación de alguno de los modelos en un sistema embebido que se comunique con el sistema principal que se ejecute en otra plataforma o procesador.

### 3) *Requisitos de los candidatos y criterios de selección*

- Estar en posesión del título de Ingeniero Industrial o equivalente (10 puntos), otras ingenierías (5 puntos), otras licenciaturas o equivalentes (2 puntos).
- Conocimientos y experiencia en simulación de la dinámica de sistemas multicuerpo por ordenador (máximo 10 puntos, que se otorgarán por cinco años de trabajo a tiempo completo en dicho campo).
- Publicaciones en el ámbito de la simulación de sistemas multicuerpo (1 punto por publicaciones indexadas JCR).
- Conocimientos de programación en C, C++ y Matlab. (máximo 5 puntos, que se otorgarán por cinco años como programador en uno de estos lenguajes. Para valorar este aspecto se podrán acreditar proyectos, trabajos, publicaciones, etc. o por la realización de cursos recibiendo 1 punto por cada 10 horas).
- Experiencia en la programación de FPGAs. (máximo 5 puntos, que se otorgarán por cinco años de trabajo en dicho campo. Para valorar este aspecto se podrán acreditar proyectos, trabajos, publicaciones, etc.)
- Los requisitos exigidos deberán haberse cumplido y acreditado cuando termine el plazo de presentación de instancias para participar en la convocatoria.

Ferrol, 1 de octubre de 2019  
El investigador principal

Fdo.: Miguel Ángel Naya Villaverde

Código Seguro De Verificación	Estado	Fecha y hora
wrrmJKSk66/vcd0ubsdlPA==	Firmado	03/10/2019 18:00:33
Firmado Por	Miguel Ángel Naya Villaverde	Página
Observaciones		3/3
Url De Verificación	<a href="https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==">https://sede.udc.gal/services/validation/wrrmJKSk66/vcd0ubsdlPA==</a>	

